



- B0:RS232C用
- C0:Lセンサ接続
- D0:ICD接続用 モータ電流制御
- H0:ブザー用
- D1:74LS245
- F1:74LS541(3)
- J1:リセットスイッチ
- D2:74LS541(1)
- K2:バックセンサ基板
- A3:センサ基板TOP
- F3:74LS541(2)
- J3:74LS125
- K3:IRQスイッチ
- B4:74LS139
- C4:74LS541(4)
- K4:バックセンサ基板
- F6:メモリ 0 (HM628512BFP)
- J6:メモリ 1 (HM628512BFP)
- C7:Rセンサ接続
- B0:Tr(C3327) 削除 2 版
- J0:Tr(C3327)
- F7:ディップスイッチ

注意：点線の方眼は2.54ミリピッチの基板の穴の位置を示します。

表面処理		素材	尺度	重量
設計	04/15	Z	名称	
調査	04/15	Z	月 日	
承認	04/15	Z	氏名	
CPU基板			図番	無し
乙工房			ページ	1/1
Urspur.			****	****